



# 附录B

---

单片机**SOC**实验开发系统简介

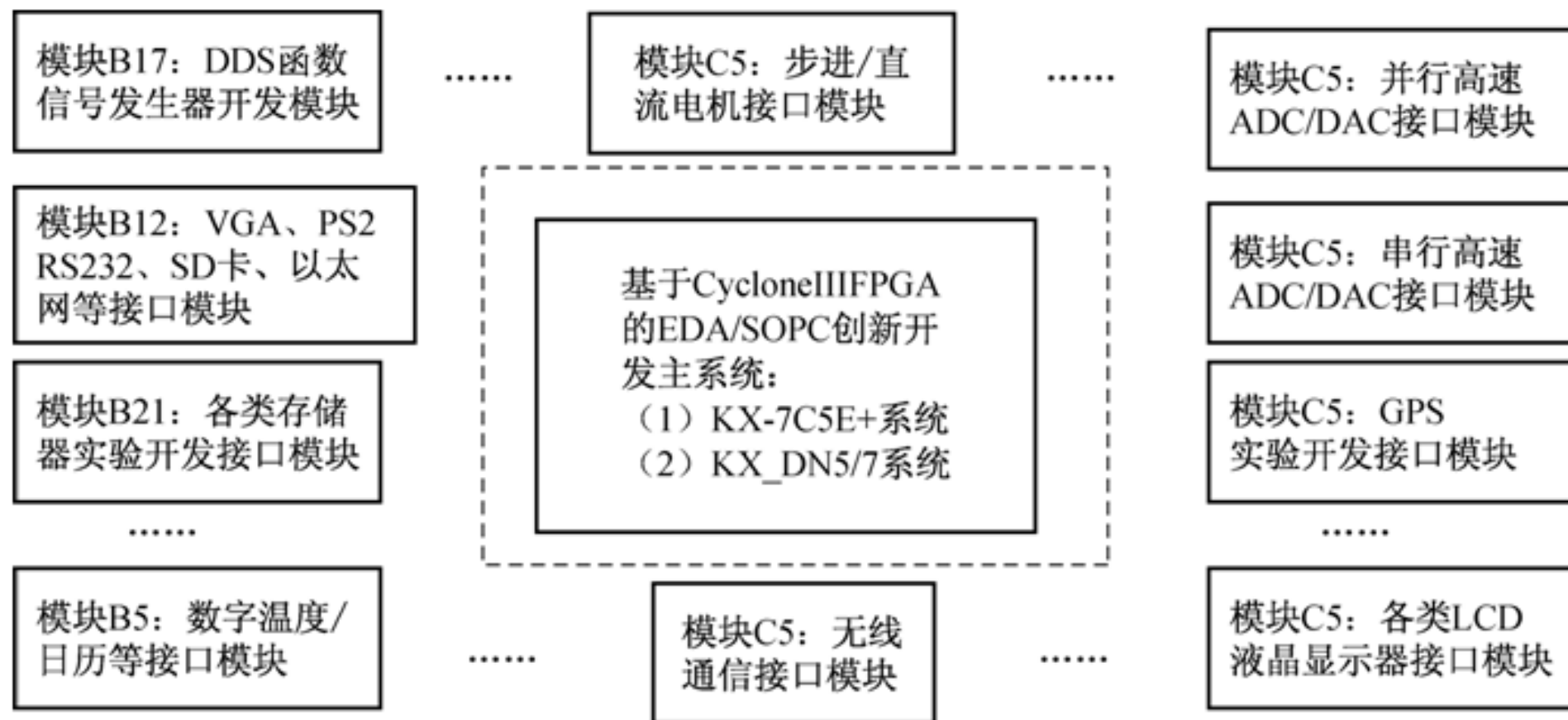


图 B-1 模块化创新设计综合实验系统结构示意图

## B.1 KX\_7C5E+型单片机SOC开发系统

### 1. KX-7C5E+系统的主要硬件配置

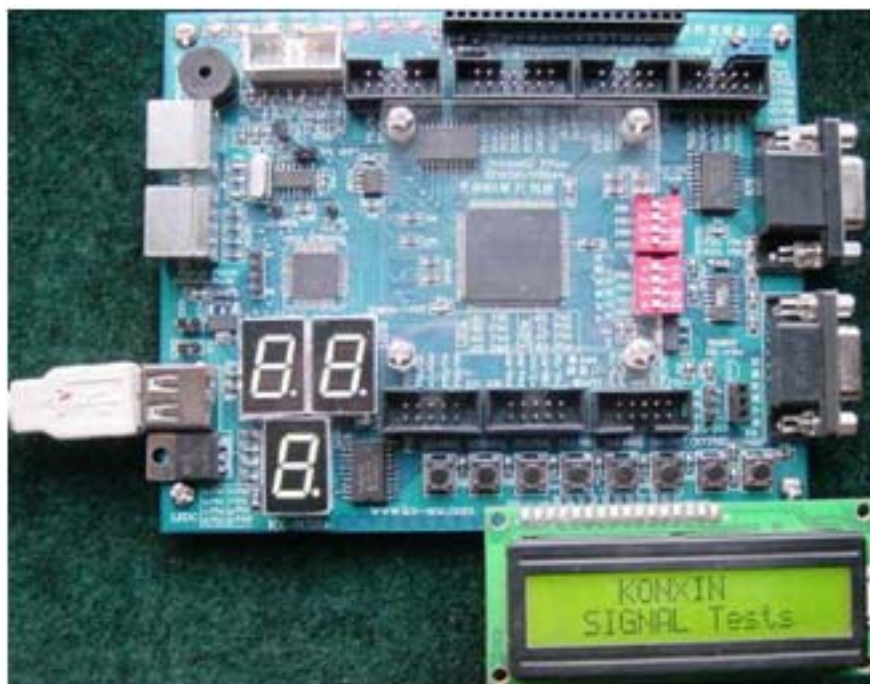


图 B-2 KX-7C5E+主系统板

### 2. KX-7C5E+系统软核配置



## B.1 KX\_7C5E+型单片机SOC开发系统

---

### 3. 使用简述

- (1) JTAG口及FPGA编程。
- (2) 第一锁相环主时钟输入口。
- (3) 第二锁相环时钟输入口。
- (4) VGA显示口。
- (5) RS-232串行通信口。
- (6) PS/2接口。
- (7) 字符型液晶扩展接口。
- (8) 点阵型液晶扩展口。



## B.1 KX\_7C5E+型单片机SOC开发系统

---

### 3. 使用简述

- (9) 彩色液晶接口应用。
- (10) 8键和4×4键盘应用。
- (11) 数字温度器件插口。
- (12) 蜂鸣器。
- (13) 8发光管。
- (14) 两拨码开关。
- (15) 三数码管。

## B.2 KX\_DN5/7系列单片机SOC系统

---



图 B-3 KX-DN5/7 系列模块自由组合型创新设计综合实验开发系统主系统平台



## **B.3 单片机SOC设计实验标准扩展模块**

---