

附录A

EDA开发系统及相关软件



EDA开发系统及相关软件

模块B17: DDS函数 信号发生器开发模块

模块B12: VGA、PS2 RS232、SD卡、以太 网等接口模块

模块B21: 各类存储 器实验开发接口模块

模块B5:数字温度/ 日历等接口模块

.......

模块C5: 步进/直 流电机接口模块

基于CycloneIII FPGA 的EDA/SOPC创新开 发主系统:

- (1) KX-7C5E+系统
- (2) KX DN5/7系统

模块C5:无线 通信接口模块

......

模块C5:并行高速 ADC/DAC接口模块

......

......

模块C5: 串行高速 ADC/DAC接口模块

模块C5: GPS 实验开发接口模块

......

模块C5: 各类LCD 液晶显示器接口模块

图 A-1 模块化创新设计综合实验系统结构示意图



KX_DN5/7系列EDA/SOPC系统



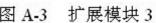
图 A-2 KX-DN5/7 系列模块自由组合型创新设计综合实验开发系统主系统平台



A.2 部分实验扩展模块简介

- 一、部分标准扩展模块
- 二、标准扩展模块3使用简述
- 三、标准扩展模块7使用简述





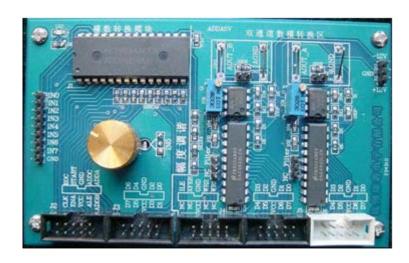


图 A-4 扩展模块 7





图 A-5 打开"Mif_Maker2010"(设计者: 杭州电子科技大学 曾毓 教授)





图 A-6 设定波形参数



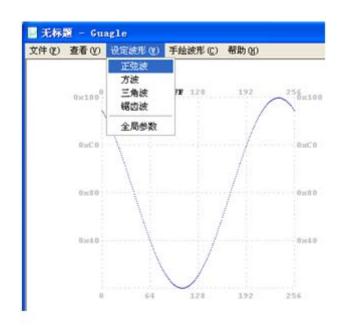


图 A-7 选择波形类型

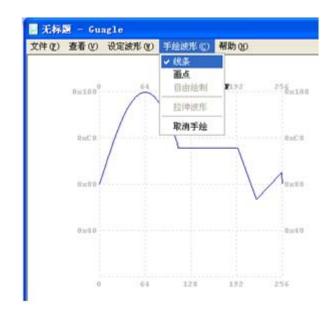


图 A-8 手动编辑波形





图 A-9 存储波形文件

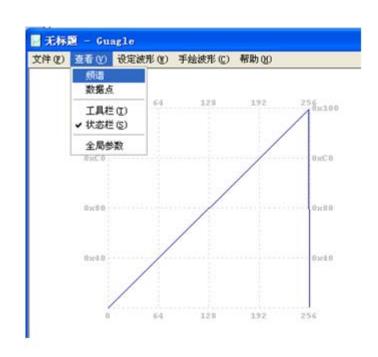


图 A-10 选择频谱观察功能



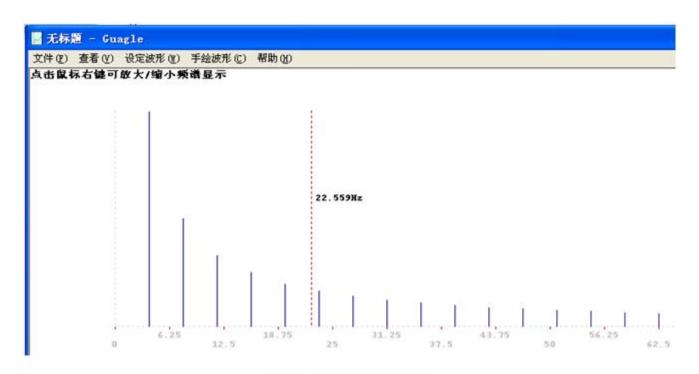


图 A-11 锯齿波频谱

